Partial English Translation of

Japanese utility model laid-open publication No. 59-183609

Publication date: December 6, 1984

Inventor: Kenta Mikuriya

5

10

15

20

25

1. Title of the Utility model

Capacitance to Voltage Conversion Circuit

2. What is claimed is

A capacitance to voltage conversion circuit comprising:

a variable capacitor having a capacitance changing according to a quantity to be measured;

a sensor amplifier in which the variable capacitor and a resistor are connected to a feedback circuit, and in which a fixed capacitor having a constant capacitance is connected to an input circuit;

a switch for applying a constant voltage from a direct-current reference voltage source to an input of the sensor amplifier while turning on and off the constant voltage; and

a circuit for alternately switching an output of said sensor amplifier to inversion and non-inversion in synchronous with said switch to amplify the output, and then averaging the output.

A part of preferred embodiment

According to the present utility model, a constant voltage from a direct-current reference voltage source is applied to a sensor amplifier in which a variable capacitor and a resistor are connected to a feedback

15

20

25

circuit, and in which a fixed capacitor having a constant capacitance is connected to an input circuit while turning on and off by a switch, and an output of the sensor amplifier is alternately switched to inversion and non-inversion in synchronous with the switch to be amplified, and then averaged. By doing so, the present utility model realizes a capacitance to voltage conversion circuit which is not influenced by the characteristic change of the sense amplifier.

Fig. 2 is a connection diagram showing one embodiment of a conversion circuit of the present utility model. In Fig. 2, the conversion 10 circuit differs from the conventional conversion circuit shown in Fig. 1 in that a constant voltage E<sub>s</sub> from a direct-current reference voltage source 7 is turned on and off by a switch 8 and applied to an input circuit of a sense amplifier 2, and in that an output E2 of the sense amplifier 2 is synchronized with the switch 8 and is alternately switched to inversion and non-inversion to be amplified by an inversion/non-inversion switching amplifier 9, and then averaged by an averaging circuit 10, thereby obtaining a direct-current output E<sub>0</sub>. The inversion/noninversion switching amplifier 9 consists of an operational amplifier 91, a switch 92 which is connected between the non-inversion input terminal (+) of the operational amplifier 91 and a common bus, a resistor 93 which is connected between the output end of the sense amplifier 2 and the inversion input terminal (-) of the operational amplifier 91, a resistor 94 which is connected between the output end of the sense amplifier 2 and the non-inversion input terminal (+) of the operational amplifier 91, and a feedback resistor 95 which is connected between the output terminal of

15

20

the operational amplifier 91 and the inversion input terminal (-) thereof. The resistance values of the resistors 93, 94 and 95 are selected equally. The switch 92 as well as the switch 8 is driven by an output pulse P from an oscillator 11 and alternately switches over the amplifier 9 to inversion and non-inversion. That is, if the switch 92 is connected to an a side, the non-inversion input terminal (+) of the operational amplifier 91 is connected to the common bus. As a result, the output  $E_2$  of the sense amplifier 2 is applied to the inversion input terminal (-) of the operational amplifier 91 through the resistor 93 to inverted amplify  $E_2$  by gain 1. If the switch 92 is connected to a b side, the non-inversion input terminal (+) of the operational amplifier 91 is disconnected from the common bus. As a result, the output  $E_2$  of the sense amplifier 2 is applied to the non-inversion input terminal (+) of the operational amplifier 91 through the resistor 94 to non-inverted amplify by a gain 1.

The operation of the conversion circuit of the present utility model constituted as stated above will be described with reference to waveform chart in Fig. 3. First, if the switch 8 is changed over by a pulse having a frequency f as shown in Fig. 3(A) from the oscillator 11, a rectangular wave voltage  $E_1$  having a frequency f and an amplitude of  $E_3/2$  as shown in Fig. 3(B) is applied to the input of the sense amplifier 2 through a fixed capacitor 4 and the output voltage  $E_2$  having a waveform as shown in Fig. 3(C) is generated on the output end of the sense amplifier 2. Not only a signal component  $\frac{C_5}{C_x}E$  but also the voltage drop  $i_BR_1$  of a resistor 3 which is connected in parallel to the variable capacitor 1 to carry a bias

current  $i_B$  to the sense amplifier 2 are superposed on this output voltage  $E_2$ . As a result, if the switch 8 is connected to the a side, the value  $E_{21}$  of the output voltage  $E_2$  is given as follows:

$$E_{21} = -\frac{C_s}{C_v} \cdot \frac{E_s}{2} - i_B R_1 \quad ...(2).$$

5 If the switch 8 is connected to the b side, the value E<sub>22</sub> of the output voltage E<sub>2</sub> is given as follows:

$$E_{22} = \frac{C_s}{C_r} \cdot \frac{E_s}{2} - i_g R_i \qquad ...(3).$$

10

15

20

The output voltage  $E_2$  of this sense amplifier 2 is applied to the inversion/non-inversion switching amplifier 9. In the amplifier 9, the switch 92 is driven by the output pulse P from the oscillator 11 and alternately switched to an a side and a b side. Therefore, a voltage  $E_3$  having a waveform which alternately repeats amplitudes  $E_{31}$  and  $E_{32}$  as indicated by a solid line of Fig. 3(D) is generated on the output end of the operational amplifier 91. The amplitudes  $E_{31}$  and  $E_{32}$  of this voltage  $E_3$  are given by the following expressions:

$$E_{31} = \frac{C_S}{C_X} \cdot \frac{E_S}{2} + i_B R_1 \qquad ...(4)$$

$$E_{32} = \frac{C_s}{C_v} \cdot \frac{E_s}{2} - i_B R_1 \qquad ...(5)$$

Accordingly, if the averaging circuit 10 averages the output  $E_3$  of the operational amplifier 91, the average value becomes one as indicated by a dotted line of Fig. 2(D) and the output voltage  $E_0$  of the averaging circuit 10 is given as follows:

$$E_0 = \frac{E_{31} + E_{32}}{2} = \frac{1}{2} \cdot \frac{C_s}{C_r} E_s$$
 ...(6).

5

10

The term of the bias current  $i_B$  is removed and the conversion circuit is not influenced by the characteristic change of the sensor amplifier 2.

Since the resistor 3 is provided to apply the bias current i<sub>B</sub> to the sensor amplifier 2, the output E<sub>2</sub> of the sensor amplifier 2 may be applied to the resistor 3 through a low-pass filter 12 to reduce the feedback of an alternating component as shown in Fig. 4. In this case, the resistance value R<sub>1</sub> of the resistor 3 can be decreased by as much as the value of the gain G(f) of the low-pass filter 12, compared with that in the embodiment shown in Fig. 2. Further, as shown in Fig. 4, in the inversion/non-inversion switching amplifier 9, the non-inversion input terminal (+) of the operational amplifier 91 may be connected to the common bus through a resistor 96 and the output E<sub>2</sub> of the sense amplifier 2 may be alternately applied to the inversion input terminal (-) and the non-inversion input terminal (+) of the operational amplifier 91 by the switch 92. In this case, as shown, by connecting capacitors 97 and 98 in parallel to the resistors 95 and 96, respectively, an average value can be obtained on the output end of the operational amplifier 91.

As stated so far, according to the present utility model, it is
possible to obtain a capacitance to voltage conversion circuit which is not
influenced by the characteristic change of a sense amplifier.

## (B) 日本国特許庁 (JP)

①特許出願公開

# <sup>®</sup>公開特許公報(A)

昭59-183609

f) Int. Cl.<sup>3</sup>A 01 C 11/02

識別記号 101 110 庁内整理番号 7316—2B 7316—2B ❸公開 昭和59年(1984)10月18日

発明の数 1 審査請求 未請求

(全 4 頁)

## **③田植機**

@特

頭 昭58--59071

❷出

額 昭58(1983)4月4日

**ゆ発明者藤木弘義** 

堺市石津北町64番地久保田鉄工 株式会社堺製造所内 母発 明 者 竹中幸治

堺市石津北町64番地久保田鉄工 株式会社堺製造所内

の出 顧 人 久保田鉄工株式会社

大阪市浪速区敷津東1丁目2番

47号

份代 理 人 弁理士 北村修

明 椰 鹳

1 発男の名称 田 梅 樹

2 特許跡水の範囲

走行用事務(1)が例面視一箇所に配置され、か つ、前記車輪川との協働によつて機体支持する 張地具(2a),(2b)を昇降銀作自在に備えた自定 提体に直接付装置的を側面視で前配車箱(こと前 後に並列する状態で連結すると共に、前記自定 機体から前記歯椎付装羅(8)に機体前後方向の凹 転軸切れより伝動するように構成した田植根で あつて、前記自走機体と前記由権付装領(6)の間 に、これら機体と苗猿付装数(B)の機動芯(P<sub>b</sub>)四 りでの相対揺動を許容する顔折れ部的を受ける と共K、前記接地具(2g),(2b)の対自虚操体丹 降に遊釣して、前配菌植付装置(6)を前後方向で の対地央券が一定あるいはほぼ一定化左るよう に対自走機体揺動操作する自動姿勢調節機構図 を受け、的記菌権付装置(6)の前配回転輪(7)にベ ベルギアー遮冽された入力回転体餌を、前空機

軸石(な)と同芯状あるいはほ短関石状に配欲してある田磁機。

#### 3 発明の辞細な説明

本発明は、走行用車納が飼而視一筋所に配置され、かつ、前距車場との協働によって機体を持する接地具を丹路操作自在に備えた自走機体に、 苗植付装配を側面視で前記車站と前後に並列する状態で連結すると共に、 前記自定機体から前記苗植付装置に候体前後方向の回転軸により転吸するように係成した田磁機に関する。

上肥田植根でおいて、従来、接地具を昇降操作し、苗植付接触を自建築体と共に京軸志問りて対地協助させて核付深さ器節するために、核付深さ器節すると、苗植付装削が原面に対して的後に傾動し、苗の核付姿勢が変化していた。

本発売の目的は、値付深さ胸節化かかわらず 菌の様付姿勢が一定になるように、しかも、投 作面においても 伝動面においても有利にできる ようにするととにある。

本発明の特徴線成は、貸記した田稼焼化おい

- 特別昭 59-183609 (2)

て、前記自走機体と前記荷核付裝置の間に、 とれら競体と前依付裝置の値能が弱りでの相対 動を許容する暇折れ部を設けると共に、前記被 地具の対自走機体界降に連動して、前記 統一定になるように対自走機体場 動変物になるように対自走機体場 動変物になるように対自走機体場 動変物になるように対自走機体場 動変物になるように対自走機体場 動変物になるように対自走機体場 動変物になるように対自走機体場 動変的になるには 動変的になるには 動変的になるいはほで同本状に配价 した事にある。

えるようにできた。 さらには、入力調飲体を 割記配似状態にすることにより、前換付数間の 対自走媒体器局に伴う自定機体側候動部材と前 这付装置側层局部材の間の相対姿勢変化の吸収 が回転軸と入力回転体の間で行われることにな るので、例えばユニバーサルジョイントを同転 軸に介装するように、特別な姿勢変化吸収部を 硬ける必要をなくせ、伝動系を模談係単に構成 できるに至つた。

以下に、本発明の実務例を図面に茲いて説明する。

第1 図に示すように、/似の走行用取励 単軸 (1)、この草柏(1)との協倫により複体文持する左右一对の密動接場科(2a)、(2b)、エンジン(3)、及び、伝動ケース(4)を凝軸器(P) 周りで揺動機作して車台(1)を強固操作する必逆ハンドル(6)等を有した自走機体の後期に、直域付護設備)を側面提で車輪川と助後に並列する状態で連結すると共に、自走機体から苗底付護設備)に数体的後方向の同転額(1)により伝統するように終夜して、

\*条征名可能な歩行型田花優を伝収してある。 第2 図及び第3 図に示すように、前記後地杆 (2a)、(2b) を支持バイブ(8)を介して優休フレー A(9)の前端側に軸芯(P) 周りで上下橋面自在に 取付けると共に、文符バイブ(8)に揺却アーム 岬 引きリンク(4)、揺跡リンク(4)を介して連動さ せた加圧シリンが線により揺動操作及び周遠定で きるように偽成し、両接地杆(2a)、(2b)を揺動 操作し、笛槌付菱置(6)を自走線体と共に車軸 周りで誘動させるととにより、複付渡さ週節す るようにしてある。

対の苗の世台文在時,例に対する連結杆時を、自動を勢調節機構の一份としてのリンク機構域により前記抽圧シリンダ時に運動させて、複地杆(2a)、(2b)を活動機作しても、それに適助して自動的に、苗埠付税的(b)が自走役体に対して前記結芯(R) 周りで活動機作されて、苗依付を登しの前後方向での対地姿勢が一定あるいけに四一定に維持されるように帰収し、苗付表をが一定あるいはに圧一定になるように係成してある。

苗権付終設(b) の電勤環境は第4例に示す如く 健図してある。

すなわち、入力回転体型を、前記結芯(R) と 問芯状みるいはほぼ阿芯状に時記ポスポ(9a)に 内装すると共に、前記回器舶(f)にベベルギアー 機構により運動させ、前記倒袖54を、ボスポ (9a)及び両伝動ケース(15a)、(15b)の犬々に 対して回転のみ自在に取付けると共に、前記 入力回転体型に一体回転するように連帯し、入 力型転体型の回動力が簡軸64により両医動ケー ース (15a),(15b) 夫々の入力倚結 (23a) 又は (23b) に分枝伝送されるようにしてある。

苗を苗のせ台図の長事方向に送る旋送り回転 作図に、回転支輪図、一方向クランチの及びリ ンク図を介して連創させた苗辺り軸図を、前配 両アーム (25a),(25b) に一体移動及び回転自在 に果破すると共に、前記苗送り軸図から一対の 操作アーム (34a),(34b) を延出させ、そして、 的記録作アーム (34a),(34b) に否別作用する一

#### 4 関页の簡単な説明

図面は木発明に係る田位後の実施例を示し、 第1図は歩行型田位機の側面図、第2図は接地 行威動標準及び姿勢鋼節機構の側面図、第3閉 は接地杆駆動構造及び姿勢鋼節機構の側面図、第3閉 は接地杆駆動構造及び姿勢鋼節機構の側面図、第3閉 は接地杆駆動構造及び姿勢調節機構の側面図、第3閉 は接地杆駆動構造及び姿勢調節機構の平面図、 第4回は苗根付装置駆動程道の一部切欠き平面 図である。

(1)……車輪、(2a).(2b)……接施具、 (5)……苗権付袋費、(7)……回転軸、(8)…… 超折れ部、湖…… 姿勢淵節模器、例…… 入力回転体、 (Pg)……微軸芯。

## 特爾昭59-183609(3)

対の苗送り輪操作具(35a)、(35b)を、が方形形形別がより輪操作具(35a)、(23b)を、が方形形形別がよりが開発を対して、前見の一体のでは、前のでは、前のでは、前のでは、前のでは、前のでは、前のでは、135b)がアーム(34a)とは、135b)がアーム(34a)とは、134b)を一定角度だけ押圧が回り作するよりに、入力回転体別の回動力が発送されるようにしてある。

耐記接地杆 (2a),(2b) は、機体に招助昇路自在化取付けられたものに変更可能であり、とれらを自走操体に昇降操作自在化砂之られた模地具(2a),(2b) と総称する。

本発明は、一端型に限らず、2個以上の単軸が側面視で一箇所に位属する状態に備えられた 多袖型にも適用でき、又、采用型にも適用できる。

